
晟矽微电 应用笔记

MC51F8154/MC51F7084 应用说明

AN25001

V1.0.0



注:

本文针对产品内部验证测试、特定设计及用户应用反馈的芯片应用问题，进行说明并提供解决或规避方案。

有关产品订购信息、功能概述、电气特性和封装特性，请参考《用户手册》。

有关产品完整功能详细信息，请参考《用户手册》。



1 适用范围

1.1 适用产品

本文档适用于以下产品：

- ◇ MC51F8154
- ◇ MC51F7084

1.2 适用系统

- (1) 需要使用外部中断以及 LVD 中断的应用系统。
- (2) 需要读取某个 IO 口电平的应用系统。
- (3) 编译时 data 数量大于 48 字节。



2 应用说明

2.1 产品说明

(1) 针对系统一说明如下：

芯片部分使用外部中断及 LVD 中断的功能时，存在中断冲突的潜在风险，从而导致系统运行异常。

(2) 针对系统二说明如下：

芯片直接读取某个 IO 口的 bit 电平，有潜在风险会导致系统运行异常。

(3) 针对系统三说明如下：

RAM 地址 **0x30-0x7F 不开放**。

2.2 使用方法

(1) 针对系统一使用方法如下：

将外部中断以及 LVD 中断的中断优先级均设置为**低**优先级，其余中断的优先级均设置成**高**优先级。

(2) 针对系统二使用方法如下：

在宏定义时采用端口读取再与立即数与的方式，例如

```
宏定义#define P_ZERO P0D
```

需要更改为：

```
#define P_ZERO (P0&0x01)
```

(3) 针对系统三使用方法如下：

优先使用 xdata 变量定义，避免使用 **0x30-0x7F** 的 RAM 地址，如需使用 data 时，请指定变量地址，且避开上述区间，例如定义 data 区变量名为 test 的 unsigned char 类型变量，语句如下：**data unsigned char test _at_ 0x2F**。



3 修改记录

版本号	修订者	修订日期	修订内容
V1.0.0	Sinomcu	2025-03-27	初始版本



4 免责声明

本资料内容为晟矽微电子（以下简称“我公司”）版权所有。

我公司将力求本资料的内容做到准确无误，但同时保留在不通知用户的情况下，对本资料内容的修改权。如您需要获得最新的资料，请及时联系我公司。

我公司将尽最大努力为您提供高品质、高稳定性的产品。尽管如此，由于一般半导体器件的电气敏感性及易受到外部物理损伤等固有特性存在，所以难免造成半导体器件出现故障或失效的可能。当您使我公司产品时，有责任按照本资料以及相连资料中提到的“规则”来设计一个稳定及安全可靠的系统环境。另外，在遇到超规格（本资料中未描述到内容）的使用，请您提前咨询我公司，以免因我公司产品在一些特殊设备中或者特殊环境下的使用，导致财产损失、人员伤亡等严重后果的发生。因超规格的使用、未经咨询授权我公司产品的使用，我公司对此不承担任何法律责任。